13

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

59-077796

(43) Date of publication of application: 04.05.1984

(51)Int.Cl.

H04R 3/14

(21)Application number : **57-188879**

(71)Applicant: MURATA MFG CO LTD

(22)Date of filing:

26.10.1982

(72)Inventor: TERAMOTO YASUKI

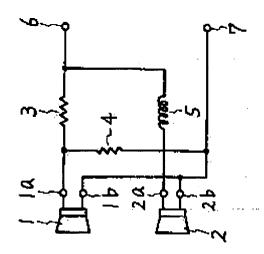
TAKAYA TADASHI

(54) NETWORK CIRCUIT OF PIEZOELECTRIC SPEAKER SYSTEM

(57)Abstract:

PURPOSE: To flatten a frequency characteristic and to simplify the constitution of a network circuit by utilizing the frequency characteristic of a piezoelectric speaker obtained by a resonance characteristic inherent to a piezoelectric effect.

CONSTITUTION: The network circuit of a piezoelectric speaker system consists of a piezoelectric tweeter 1 which responds to a high-frequency signal and the piezoelectric speaker 2 which responds to a signal at a lower pressure side than the tweeter 1. One of the speaker terminals, 1a of this tweeter 1 is connected to an input terminal 6 through a resistance 3, and the other speaker terminal 1b is connected to the other input terminal 7; and a resistance 4 is connected between both terminals 1a and 1b. A speaker terminal 2a of the speaker 2 is connected to the terminal 6 through a coil 5, and the other speaker terminal 2b is connected to



the terminal 7. Then, the frequency characteristics of the speakers 1 and 2 obtained by the resonance characteristic inherent to the piezoelectric effect are utilized effectively to simplify the network circuit, flattening the frequency characteristics.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the

examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(9) 日本国特許庁 (JP)

① 特許出願公開

⑫ 公開特許公報(A)

昭59—77796

⑤Int. Cl.³H 04 R 3/14

識別記号

庁内整理番号 6416-5D 砂公開 昭和59年(1984)5月4日

発明の数 1 審査請求 未請求

(全 3 頁)

匈圧電スピーカシステムのネツトワーク回路

②特

願 昭57-188879

20出

願 昭57(1982)10月26日

⑩発 明 者

者 寺本泰規

金沢市西金沢新町134番地株式

会社金沢電子製作所内

⑫発 明 者 高矢忠

金沢市西金沢新町134番地株式

会社金沢電子製作所内

⑪出 願 人 株式会社村田製作所

長岡京市天神2丁目26番10号

明細書の浄宙(内容に変更なし) 明 細 魯

1.発明の名称

圧電スピーカシステムのネットワーク回路

2.特許請求の範囲

高域側信号に応答する圧電スピーカの一方側ス に応答する圧電スピーカの一方側ス に対対場子および他方側入力端子に接続した。 を行り端子がよび他方側入力端子に接続した。 を対して上記一方の一方側スピーカ端子をついる が個スピーカ側の信号をついる がののでは、 がののでは、 をかいて、 をいいて、 をいいな、 をいいな、 をいいな、 をいいいな、 をいいな、 をいいな、 をいいな、 をいいな、 をいいな、 をいいな、 をいいな、 をいいな、 をいいな、 をいい

3. 発明の詳細な説明

本発明は圧電スピーカシステムのネットワーク 回路に関する。

最近、スピーカの小形化、軽量化、薄形化などを目指して圧電効果を利用した圧電スピーカの開発が盛んに行なわれている。しかし、圧電スピーカのみでひとつのスピーカシステムを構成したも

のはいまだ実現されておらず、通常は、圧電スピーカをツィータとして利用し、低域側をカバーする 動電スピーカとその圧電ツィータとの組み合せでスピーカシステムを構成している。

以下、本発明の実施例を図面を参照しつつ詳述する。

第 1図は本発明による圧電スピーカシステムの

特開昭59-77796(2)

ネットワーク回路図を示し、 1は高域側信号に応 答する圧電スピーカ(圧電ツイータ)であり、 2 は圧電ツィータ 1より低域側の信号にも応答する 圧雷スピーカである。これらの圧電ツイータ、ス ピーカ 1、 2は、例えば、弾性体にて支持された 圧電バイモルフの中央部をコーン紙の頂部に結合 したもの、あるいは、板状ダイヤフラムに圧電バ イモルフを貼り付けたものなどで構成されている。 圧電ツィータ 1の一方側スピーカ端子1aは抵抗 3 ・を通して一方側入力端子 6に接続され、他方側ス ピーカ端子1bは他方側入力端子 7に接続されてい る。圧電ツイータ 1の両端子1a、1b間には、抵抗 3とともに抵抗分割型減衰器を構成する抵抗 4が 挿入されている。圧電スピーカ 2の一方側スピー カ端子2aはコイル 5を通して一方側入力端子 6に 接続され、他方側スピーカ端子2bは他方側入力端 子 7に接続されている。

上記実施例において、圧電ツイータ 1は第 2図に示すような音圧一周波数特性をもち、 4KHz付近から20KHz 付近まで平坦な特性となってい

得られ、しかも動電スピーカを用いたスピーカシステムに比べて省エネルギー形に構成できる。また、圧電ツイータ用のハイパスフィルタは不要であり、上述した効果は、わずか 1個のコイルで構成したネットワーク回路でもって実現できる。さらに、 2個の抵抗を挿入するのみで圧電スピーカの音圧レベルを調整することもできる。

本発明は、 3個の圧電スピーカを用いた圧電ス ピーカシステムのネットワーク回路にも適用する ことができるものである。

4. 図面の簡単な説明

第 1図は本発明によるネットワーク回路の一実施例を示す回路図、第 2図は圧電ツィータの音圧ー周波数特性図、第 3図は圧電スピーカの音圧ー周波数特性図、第 4図は第 3図の圧電スピーカにコイルを挿入した場合の音圧ー周波数特性図、第 5図は総合の音圧ー周波数特性図である。

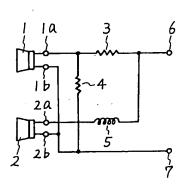
1は圧電ツィータ、 2は圧電スピーカ、 5はコイルである。

特許出願人

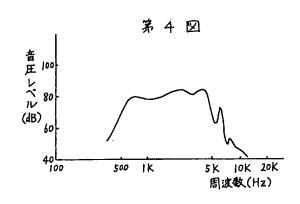
る。また、低域側信号にも応答する圧電スピーカ 2は第 3図に示すような周波数特性をもち、 4K Hz 付近までは比較的平坦であるが、 4KHz 以 上は髙周波振動のため大きなスプリアスが多くあ らわれている。これらの 4KHz 以上のスプリア ス成分は、圧電スピーカ 2に直列に挿入したコイ ル 5により、第 4図に示すようにほぼ除去されて いる。圧電ツイータ 1と圧電スピーカ 2の音圧レ ベルを合わせるため、圧電ツィータ 1側に抵抗分 割型減衰器が挿入されている。この結果、 2つの 圧電スピーカ 1、 2による総合特性は、第 5図に 示すようになり、低域から高域にわたって非常に 平坦なものとなる。なお、圧電ツィータ 1の低域 側(4K H z 付近) は音圧レベルが急激に低下し ・ているので、圧電ツィータ 1にハイパスフイルタ などを挿入する必要はなく、圧電ツィータ 1をそ のまま、コイル 5でカットされた圧電スピーカ 2 の髙域側と重豊させることができる。

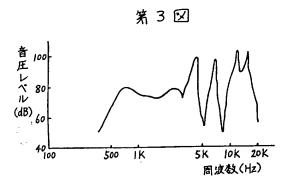
本発明は、以上説明したように、 1つの圧電ス ビーカでは得られない非常に平坦な周波数特性が

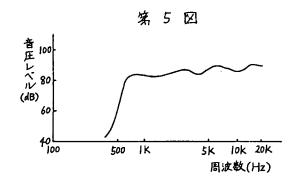
第1図



第2図 音圧レバル (dB) 80 60 40 100 500 IK 5K 10K 20K 周波数(Hz)







· 校 補 正 售(方式) 昭和58年 3月 8日 7. 補正の内容 明細鶴の浄鶴(内容に変更なし)

特許庁長官 殿

- 事件の表示
 昭和57年特許顧第188879号
- . 2.発明の名称 圧電スピーカシステムのネットワーク回路
 - 3. 補正をする者 取件との関係 特許出類人 住所 京都府 長岡京市天神二丁目 26番 10号 名称 (623)株式会社 村 田 製 作 所 代表者 村 田
 - 4.補正命令の日付 昭和58年 2月22日(発送日)
 - 5. 補正により増加する発明の数

